

# UNIVERSIDAD POLITÉCNICA DE MADRID

## OFERTA DE TRABAJO/JOB OFFER

### INFORMACION BÁSICA/BASIC INFO

- \***PROYECTO/PROJECT:** N070505C709
- \***100% FINANCIACION UE/PLAN DE TRANSFORMACIÓN, RECUPERACION Y RESILIENCIA/100% EU FINANCING/TRANSFORMATION PLAN, RECOVERY AND RESILIENCE:** NO
- \***PUESTO OFERTADO/TITLE OF THE POSITION:** INVESTIGADOR
- \***Nº VACANTES/NUMBER OF POSITIONS AVAILABLE:** 11/10/2022
- \***CATEGORÍA/RESEARCHER PROFILES:** First Stage Researcher (R1)
- \***DEPARTAMENTO/DEPARTMENT:** CENRO DE ELECTRÓNICA INDUSTRIAL (CEI) / DPTO. Departamento de Automática, Ingeniería Eléctrica y Electrónica e Informática Industrial
- \***DIRECCIÓN/WORK LOCATIONS:**  
CEI- SEDE ETSII  
C/ José Gutiérrez Abascal, 2  
28006 Madrid

### INFORMACION DE CONTRATACIÓN/HIRING INFO

- \***ÁREA TECNOLÓGICA/WORK TECHNOLOGY AREA:** P-153 Electricidad y Electrónica FPGS
- \***CAMPO DE INVESTIGACION/RESEARCH FIELD:** Engineering - Electronic engineering
- \***FUNCIONES/OFFER DESCRIPTION:**  
Mejora de los modelos comportamentales de convertidores electrónicos obtenidos a partir de la información incluida en la hoja de características proporcionada por los fabricantes. Implementación de las mejoras propuestas en SPICE/C#.
- \***CONTRATO/TYPE OF CONTRACT:** Indefinido de Actividades Científico-Técnicas Art. 23.bis Ley de la Ciencia
- \***JORNADA/JOB STATUS:** Jornada completa
- \***HORAS SEMANA/HOURS PER WEEK:** 37.5
- DISPONIBILIDAD PARA VIAJAR/AVAILABILITY TO TRAVEL:** Si
- \***SALARIO BRUTO AÑO/SALARY OFFERED:** 21000
- \***FECHA LÍMITE INSCRIPCIÓN/APPLICATION DEADLINE:** 05/02/2023
- \***FECHA ESTIMADA DE CONTRATACIÓN/ESTIMATED DATE OF JOB CONTRACT:** 01/03/2023
- \***DURACIÓN DEL CONTRATO/TERM OF CONTRACT:** 12 meses
- \***FINANCIACIÓN PROGRAMA MARCO UE/IS THE JOB FUNDED THROUGH A EU RESEARCH FRAMEWORK PROGRAMME?:** Not funded by an EU programme
- PROGRAMA REFUGIADOS UE/Science4Refugees:**

### INSCRIPCIÓN/APPLICATION

- \***EMAIL DE INSCRIPCIÓN/APPLICATION EMAIL:** yolanda.rodriago@upm.es
- \***PERSONA DE CONTACTO/CONTACT PERSON:** airan.frances@upm.es
- WEBSITE:** www.cei.upm.es

## REQUISITOS/REQUIREMENTS

### \*NIVEL EDUCATIVO REQUERIDO/REQUIRED EDUCATION LEVEL

- PRINCIPAL CAMPO DE INVESTIGACIÓN 1/MAIN RESEARCH FIELD 1: Engineering
  - NIVEL/LEVEL: Master
- PRINCIPAL CAMPO DE INVESTIGACIÓN 2/MAIN RESEARCH FIELD 2:
  - NIVEL/LEVEL:

### HABILIDADES-CUALIFICACIONES-INFORMÁTICA/SKILLS/QUALIFICATIONS:

- Conocimiento de electrónica de potencia, identificación de sistemas y sistemas no lineales.

### REQUERIMIENTOS ESPECÍFICOS/SPECIFIC REQUIREMENTS:

- Programación en SPICE, C# y VHDL-AMS.

### IDIOMAS REQUERIDOS/REQUIRED LANGUAGES:

- IDIOMA 1/LANGUAGE 1: Inglés
  - NIVEL LECTURA/READING LEVEL: Alto
  - NIVEL ESCRITO/WRITING LEVEL: Alto
  - NIVEL CONVERSACIÓN/CONVERSATION LEVEL: Alto
- IDIOMA 2/LANGUAGE 2:
  - NIVEL LECTURA/READING LEVEL:
  - NIVEL ESCRITO/WRITING LEVEL:
  - NIVEL CONVERSACIÓN/CONVERSATION LEVEL:
- IDIOMA 3/LANGUAGE 3:
  - NIVEL LECTURA/READING LEVEL:
  - NIVEL ESCRITO/WRITING LEVEL:
  - NIVEL CONVERSACIÓN/CONVERSATION LEVEL:

### EXPERIENCIA EN INVESTIGACION REQUERIDA/REQUIRED RESEARCH EXPERIENCE:

- CAMPO INVESTIGACIÓN 1/RESEARCH FIELD 1: Engineering - Electronic engineering
  - AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED: 1 - 4
- CAMPO INVESTIGACIÓN 2/RESEARCH FIELD 2:
  - AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:
- CAMPO INVESTIGACIÓN 3/RESEARCH FIELD 3:
  - AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:

## INFORMACIÓN ADICIONAL/ADDITIONAL INFO

### BENEFICIOS/BENEFITS:

### CRITERIOS Y PROCESO DE SELECCIÓN/ELIGIBILITY CRITERIA AND SELECTION PROCESS

(<https://www.upm.es/Investigacion/HRS4R/HRS4R/Seleccion>):

Se aplican las pautas establecidas en el proceso de selección del nuevo *Reglamento para el proceso de selección y contratación del personal investigador, personal técnico y personal gestor relacionado con la investigación de la Universidad Politécnica de Madrid*, aprobado en la UPM.

Se valorará la experiencia en:

1. Diseño, modelado y control de convertidores electrónicos de potencia.
2. Programación en SPICE, C# y VHDL-AMS.
3. Modelado y control de sistemas no lineales.

### COMENTARIOS ADICIONALES/ADDITIONAL COMMENTS: